

# राजकीय पॉलिटेक्निक महाविद्यालय, श्रीगंगानगर

टेस्ट/परीक्षा - प्रथम/द्वितीय/तृतीय.....

शिक्षक के हस्ताक्षर

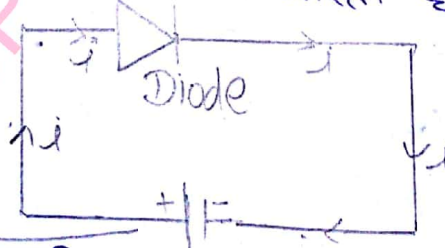
नाम ..... नामांकन संख्या .....

रोल नं. .... शाखा .....

वर्ष ..... विषय Basic electronics कोड EE-201 दिनांक .....

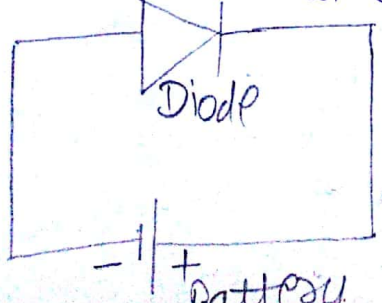
Ques 1) PN Junction diode में forward bias व Reverse bias को समझाकर।

Ans 1) forward bias :- PN Junction diode में यदि बैटरी का धनात्मक सिरे P से व ऋणात्मक सिरे N से जोड़ दिया जाये तो इसे forward बायस कहते हैं। जब सर्किट को forward bias करते हैं। तो बैटरी द्वारा उत्पन्न Electric field वॉल्टेज के बैरियर द्वारा उत्पन्न Electric field के विपरीत दिशा में कार्य करता है। जिससे वॉल्टेज के पोटेंशियल बैरियर की ऊंचाई कम हो जाती है। बाहरी बैटरी द्वारा दिया गया वोल्टेज यदि पोटेंशियल बैरियर से ज्यादा हो जाये तो वॉल्टेज के एफेक्ट पोटेंशियल बैरियर द्वारा समाप्त हो जाता है तथा depletion layer समाप्त हो जाती है। इसके कारण P side से holes तथा N side से  $e^-$  वॉल्टेज से होकर गुजरने लगते हैं, जिससे बाहरी सर्किट में एक धारा उत्पन्न होती है, जो कि forward bias की एप्लाइ की गई मात्रा पर निर्भर करती है।



external field biasing

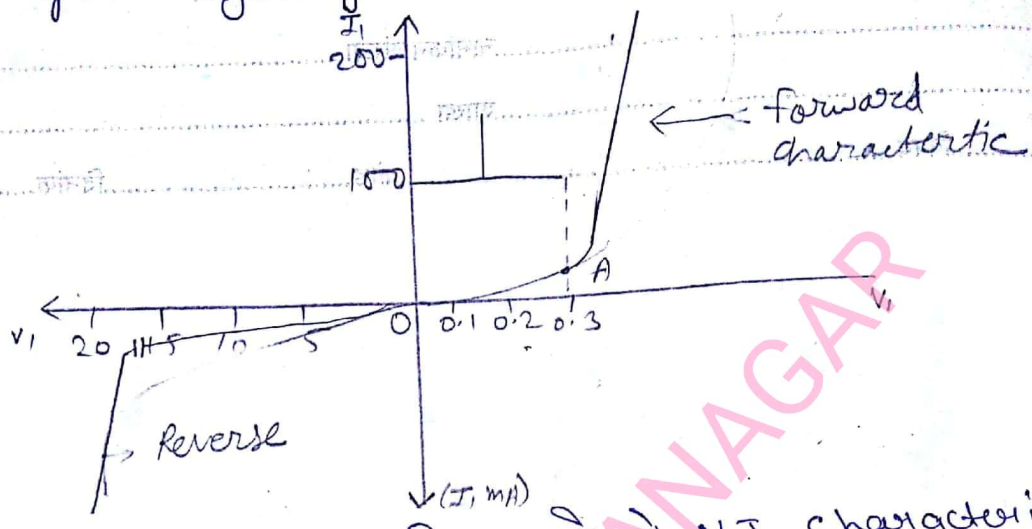
(ii) Reverse bias :- यदि बाहरी बायस PN वॉल्टेज को इस तरह से एप्लाइ किया जाये कि P साइड को बैटरी के ऋणात्मक सिरे से तथा N साइड को धनात्मक सिरे से जोड़ते हैं। तो यह वॉल्टेज के वॉल्टेज के बैरियर की दिशा में ही होता है। जिससे पोटेंशियल बैरियर का मान ज्यादा हो जाता है। अर्थात् इसकी ऊंचाई बढ़ जाती है, जिससे कोई  $e^-$  या होल अब वॉल्टेज को क्लॉस नहीं कर सकता है। अतः बाहरी सर्किट में कोई धारा नहीं बहती है।





Ques 1- VI characteristic of PN Junction diode. Calculate the ripple factor of half wave rectifier.

Ans:-



यदि diode को d.c. Voltage दिया जाये तो VI characteristic curve पर जो ओपरेटिंग point होता है, वह समय के साथ नहीं बदलता है। अतः ओपरेटिंग point पर डायोड का प्रतिरोध निम्न समी. से प्राप्त होता है।  $r_f = \frac{V}{I}$

$r_f = (\text{diode के reverse d.c. voltage}) / (\text{डायोड के द्वारा d.c. current})$

$$r_f = \frac{P_D}{P_M}$$

Knee point व उसके पहले प्रतिरोध का मान ज्यादा होता है, जबकि knee voltage के बाद के लिए characteristic curve के लिए उसका मान कम होता है। Reverse bias स्थिति में इसका मान बहुत ज्यादा होता है।

Ohmmeter जिससे प्रतिरोध नापा जाता है, में एक स्थिर करंट source होता है, इसलिए जो प्रतिरोध Ohm मीटर द्वारा नापा जाता है, वह एक पहले से सेट लेवल पर होता है। अतः यदि डायोड से कम द्वारा स्थापित होती है, तो डायोड का डीसी प्रतिरोध लेवल उच्च होता है।

(ii) half wave rectifier :- इसमें एक diode का प्रयोग किया जाता है। प्रथम half cycle में diode forward bias में आ जाता है। व एक खुले switch की भांति कार्य करता है। द्वितीय half cycle में diode reverse bias की भांति कार्य करता है। व एक बंदे switch की भांति कार्य करता है।



Ripple factor of half wave rectifier - वितकारी के आउटपुट की निम्नलिखित ripple factor द्वारा किया जाता है।

$$I_{rms}^2 = I_{dc}^2 + I_{ac}^2$$

$$I_{ac} = \sqrt{I_{rms}^2 - I_{dc}^2}$$

$$\text{ripple factor} = \frac{I_{ac}}{I_{dc}} = \frac{\sqrt{I_{rms}^2 - I_{dc}^2}}{I_{dc}}$$

$$\text{ripple factor} = \sqrt{\left(\frac{I_{rms}}{I_{dc}}\right)^2 - 1}$$

$$\text{ripple factor} = \sqrt{\left(\frac{I_{rms}}{I_{dc}}\right)^2 - 1}$$

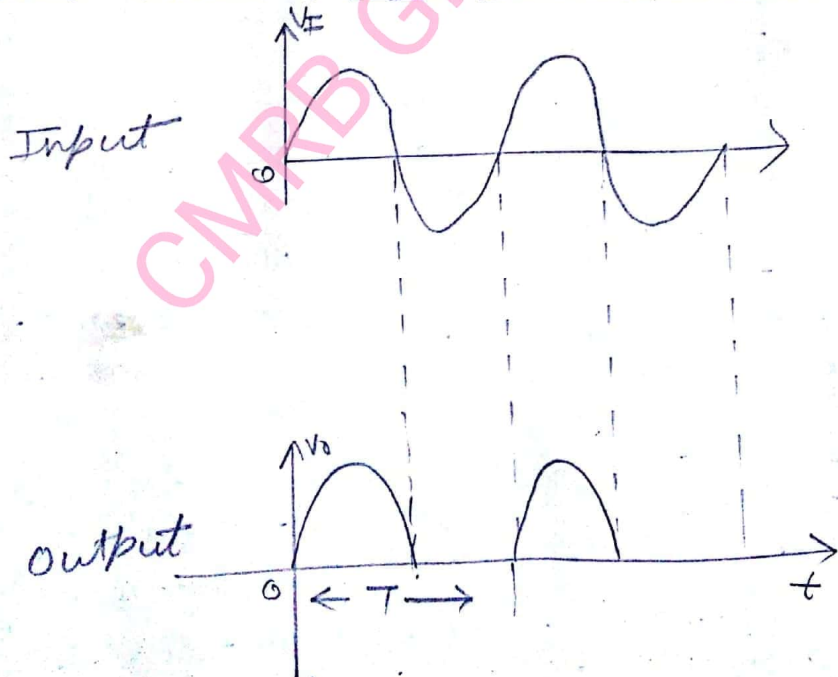
$$\left[ \begin{aligned} I_{dc} &= \frac{I_{max}}{\pi} \\ I_{rms} &= \frac{I_{max}}{(\sqrt{2})^2} = \frac{I_{max}}{2} \end{aligned} \right]$$

$$= \sqrt{\left(\frac{I_{max}}{I_{max}/\pi}\right)^2 - 1}$$

$$\text{ripple factor} = \sqrt{(1.57)^2 - 1} = 1.21$$

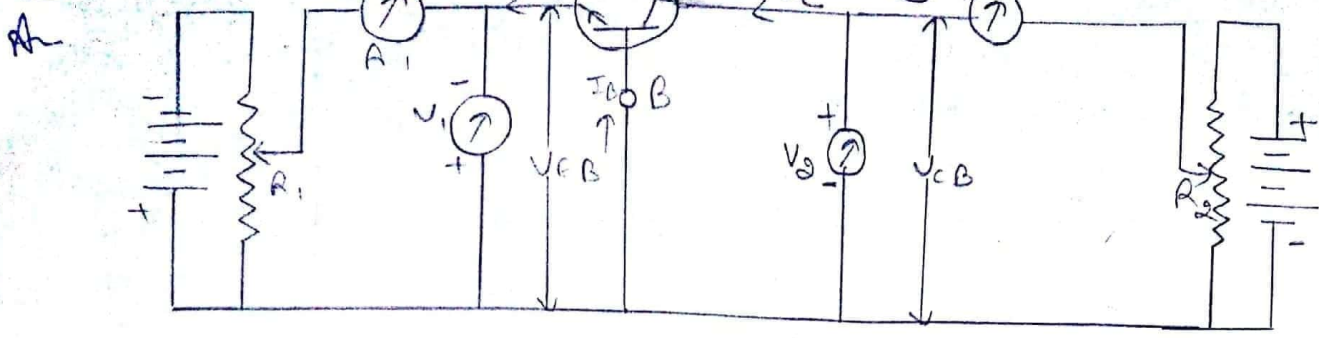
half wave rectifier में ripple factor 1.21 होता है।

wave form of half wave rectifier

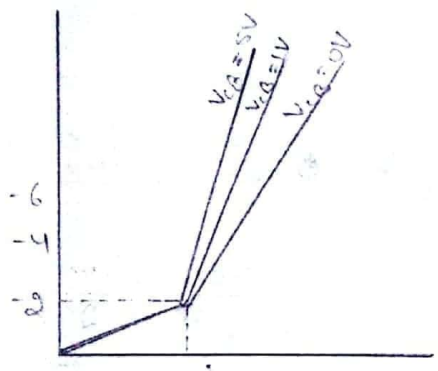




**Ques 1- Input output characteristics of (C.B) Impn transis for.**



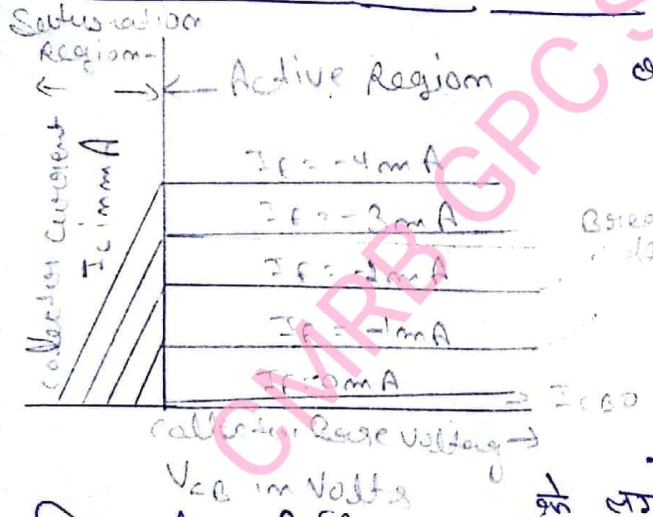
(i) Input characteristic Curve - Input characteristic curve C.B.



Voltage  $V_{CB}$  के किसी निचे जसे मान पर उमीटर द्वारा  $I_E$  तथा इमीटर केस voltage  $V_{EB}$  की बीच में ग्राफ होता है।  
 Input वह खींचे समय output voltage को स्थिर रखा जाता है। तथा input voltage को बदल कर input द्वारा को गैर किया जाता है। तब  $I_E$  तथा  $V_{EB}$  के बीच में ग्राफ खींचा जाता है।  
 तब  $V_{CB}$  का मान बढ़ता है।  $I_E$  जंक्शन ज्यादा अच्छी रिपर बायस है, कि depletion layer कोस में आस ऊपर घुसा जाती है।

$$\Delta m = \frac{\Delta V_{EB}}{\Delta I_E} \text{ स्थिर } V_{CB} \text{ पर}$$

(ii) Output characteristic Curve - किसी जसे उमीटर द्वारा  $I_E$  के मान पर  $I_C$  तथा  $V_{CB}$  के बीच में ग्राफ



आस  $I_C$  तथा  $V_{CB}$  के बीच में ग्राफ output characteristic curve कहलाता है।  $I_E$  के स्थिर मान के लिये output voltage  $V_{CB}$  को स्थिर में रखकर किया जाता है।  $V_{CB}$  तोड़ना की output characteristic curve को निम्न भागों में बाँटा जाता है।

(i) Active Region - स्थिर क्षेत्र में जब उमीटर कोस जंक्शन जोरवर्ड बायस के लगभग बराबर होती है, तथा  $V_{CB}$  के बढ़ने पर,  $I_C$   $I_E$  के लगभग बराबर रहता है। अतः  $V_{CB}$  तोड़ना में output स्तरीय का मान बहुत स्थिर बनी रहती है।  $V_{CB}$  में एक बड़े बदलाव से कोलेक्टर द्वारा में एक थोड़ा सा बदलाव रहता है। अतः  $V_{CB}$  तोड़ना में output स्तरीय का मान बहुत ज्यादा होता है।  $\Delta m = \frac{\Delta V_{CB}}{\Delta I_C}$  स्थिर  $I_E$  पर

(ii) Cutoff Region - Cutoff region में दोनों उमीटर तथा  $V_{CB}$  जंक्शन स्थिर बायस रहते हैं।  $I_E$  जोड़ी की  $I_C$  तब भी बहती है, क्योंकि  $I_E$  का मान 0 होता है। यह लीकज द्वारा  $I_{CB0}$  के कारण होता है।

(iii) Saturation Region - इसमें दोनों जंक्शन जोरवर्ड बायस में रहते हैं।  $V_{CB}$  जंक्शन पर बायस पर होता है। स्थिर  $V_{CB} = 0$  होने पर भी एक बड़े बदलाव के लिए  $V_{CB}$  जंक्शन को zero बायस से स्थिर बायस करने की जरूरत है।  $I_C$  का भी